



Freescale DSPs

Courses on Freescale 16- /24-bit DSPs

ACSYS offers courses on Freescale DSPs.

Each course details both hardware and software implementation of these processors.

Examples are provided to explain low level programming, which is needed to implement algorithms efficiently.

Vous pouvez visualiser les descriptifs détaillés des différents cours en utilisant la barre de navigation ci-dessus. Vous pouvez également cliquer sur les références des cours dans les descriptions ci dessous.

[FD1 - DSP568XX implementation](#) This course covers the 568XX 16-bit DSP Freescale family

[FD2 - DSP563XX implementation](#) This course covers the 563XX 24-bit DSP Freescale family